

## Nbn 工研院將釋出百多項專利



工業技術研究院系統晶片技術發展中心（STC）計畫將其與國立交通大學推出的靜電放電防護（ESD protection）技術相關專利授權業界，該專利以6大組合區分，包含「輸入介面電路之靜電放電防護」、「高速／射頻／混壓輸入輸出IC之靜電放電與電性栓鎖防護」、「輸入單元電路設計」等共計110件專利，預計進行專屬授權。

隨著半導體產業競爭全球化，競爭型態也從過去的價格戰轉變成智慧戰，半導體產業廠商需快速大量取得專利權進行佈局，才能保持產業競爭力。配合產業界對專利的需求，工研院此次專屬授權的 ESD專利組合，主要來自STC的研發成果，將IC半導體產業中極重要的靜電放電防護與輸入單元電路設計（I/O Circuit Design）相關專利，搭配交通大學電子工程系靜電放電防護專利，公開徵求專屬授權廠商。

ESD專利組合專屬授權說明會訂7月21日上午9時30分於工研院竹東中興院區9館010室召開，內容包括專屬授權競標規則、專利組合及專屬授權契約內容介紹，並隨即開放通訊投標，結標日為9月23日。

本文為「經濟部產業技術司科技專案成果」

### 相關連結

<http://www.epochtw.com/NewsLetterDetail.asp?ID=6955>

### 陳怡玫

副主任兼規章法制組組長 編譯整理

上稿時間：2005年07月

資料來源：<http://www.epochtw.com/NewsLetterDetail.asp?ID=6955>（最後瀏覽日期:2005/7/21）

推薦文章